

Vestel 11AK19 indulási jelalakjai.

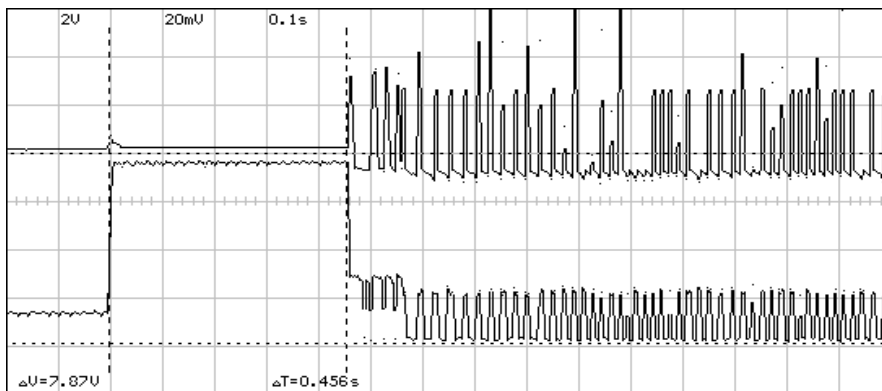
Többször előforduló hibával találkoztam, ami azt eredményezte, hogy a Jungle IC nem adott ki sorvezérlő lelet, indításkor a pin40-es 8V-os DC szintre ugrott, és ott is maradt. Kvarcok nélkül a **vezérlés elindul**, de természetesen nincs kép és a raszter geometria hibás!!!!

A felvett ábrák áttanulmányozásával remélem megkönnyítem más dolgát is, hogy hasonló esetben mi az amiket a "gyorsítás" érdekében célszerű leellenőrizni, megmérni.

A felvett jelek Tranziens Rekorderrel lettek felvéve (1.sugár 1:10, a 2. sugár 1:100-as fejjel), ezért az ábrák nem a megszokott oszcilogrammok, de a különböző jelek egymáshoz viszonyított időeltérése jobban értékelhető

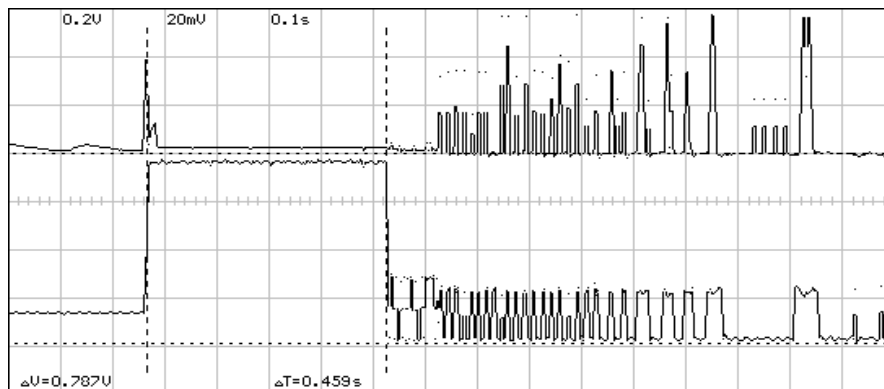
HFLYBACK jel kialakulása

A TDA8844 pin40 Hdrive kivezetése stby-ból indításkor felugrik +8V-ra 450msec ideig. Ekkor még nem jelenik meg a sorvezérlő jel. Az x ponton ez idő alatt a "válasz" nem jelenik meg. Megfigyelhető, hogy az indítás pillanatában felfutáskor egy impulzus már visszajön az x pontról. Fontos információ lehet arról, hogy a sorvégfok feszültség és terhelés szempontjából rendben van.



1. x pont (a C610 és a C611 kondenzátorok közös pontja a Q605 sortranszisztor kollektorán)
2. pin40

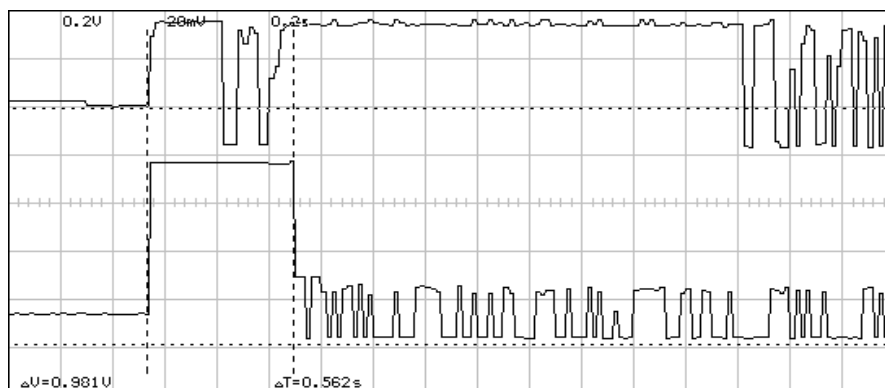
Ez az impulzus kerül jelformálás után a pin41 kivezetésre.



- 2.pin40
- 1.pin41

SDA/SCL kommunikáció a pin7; pin8 kivezetésen

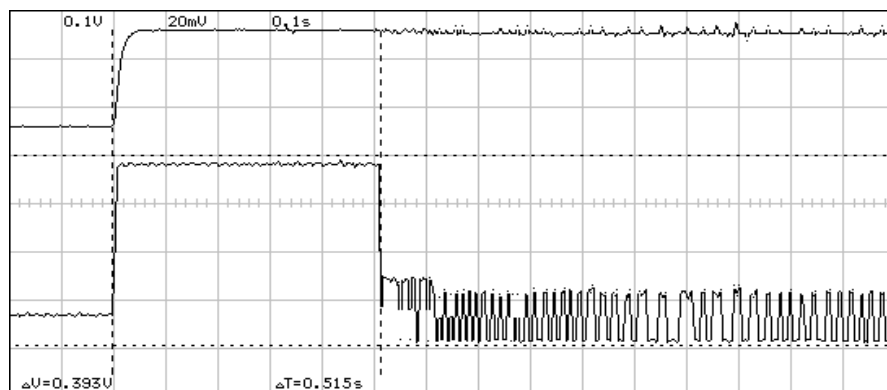
Láthatjuk, hogy az indítás után kb. 250msec után megindul a kommunikáció.
Ha ez nem történik meg, akkor a Hout pin40 8V-on marad nem ad ki sorvezérlő jelet.



1. pin7 (SCL) pin8 (SDA)
2. pin40

EHTO PROT (pin50) jelalakja

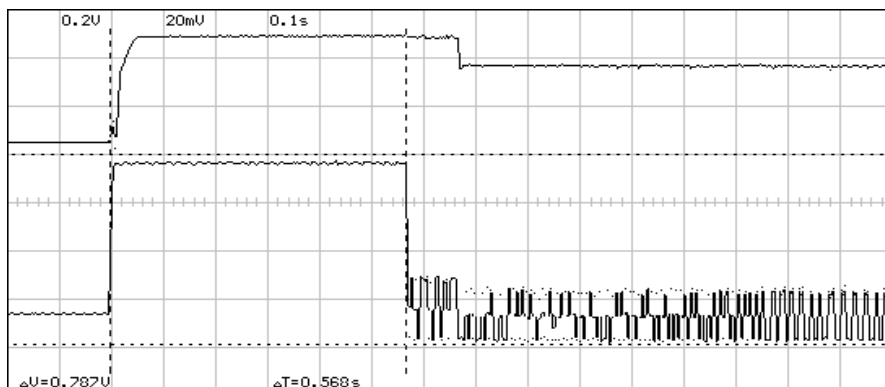
A sugáráram változásából adódó geometriai változások csökkentésére.



1. pin50
2. pin40

PH2LF (pin42) gyors feszültségvédelem.

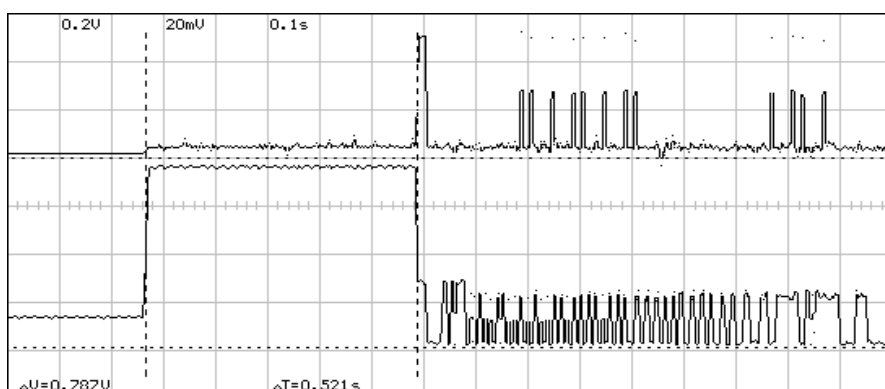
Rendellenes működés esetén előforduló 6V-os szint fölött a sormeghajtást letiltja.



1. pin42
2. pin40

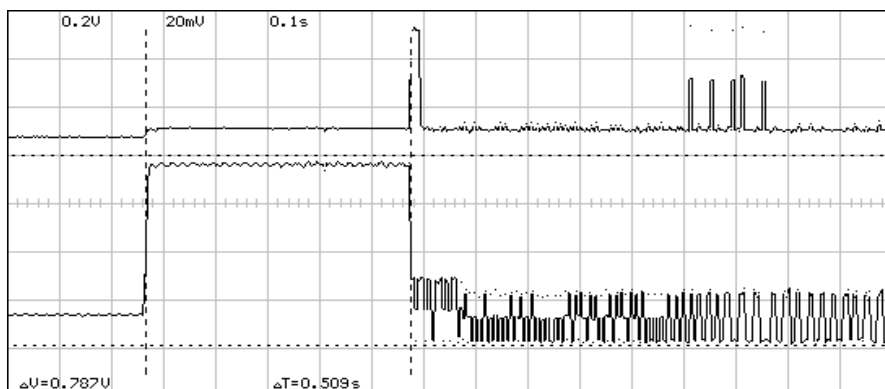
A BCLV-guard időbeni feljutása a TDA88xx IC pin22 kivezetésén

A VFB jel megjelenése a sorvezérlés elindulásának pillanatában.



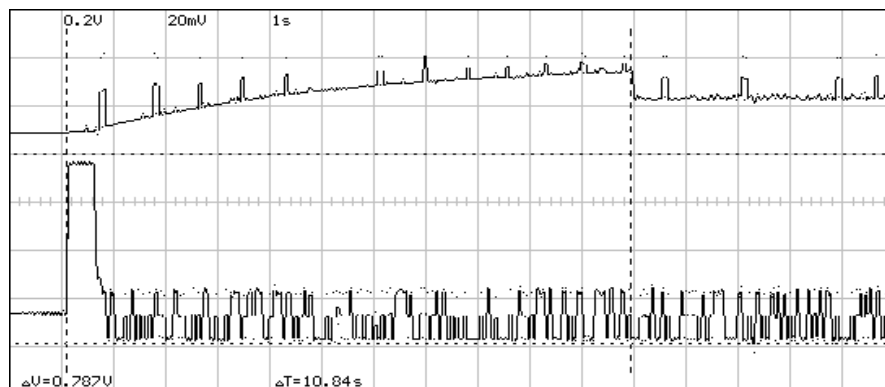
1. Vert IC pin8
2. pin40

A VFB jel megjelenése a sorvezérlés elindulásának pillanatában, de a Q701 emitterén.



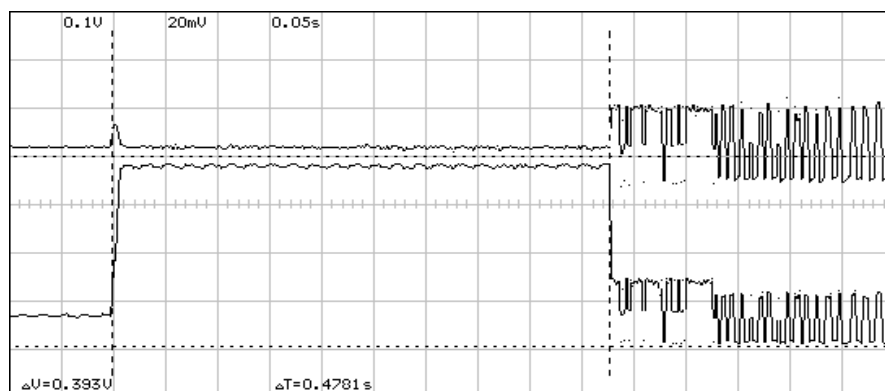
1. Q701 emittere
2. Vert IC pin8

Látható, hogy a sorvezérlés elindulásának pillanatában már az első Vert-FB impulzus nagysága az engedélyezési küszöb feszültségét meghaladja, így ez nem tiltja a sorvezérlést



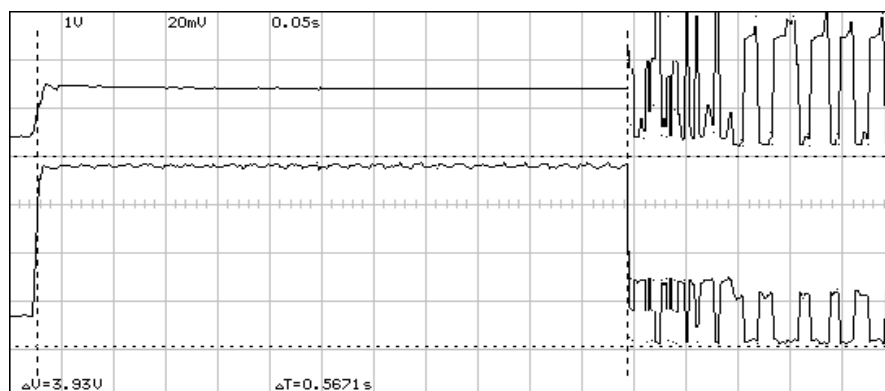
1. a pin22-re (100mV)
2. a pin40-re (20mV)

A sorvezérlés indulása a Q604 bázisán



1. a Q604 (Hdrive) bázis
2. pin40

A sorvezérlés indulása a Q604 kollektorán



1. a Q604 (Hdrive) kollektor